

# 27-09-11 Seminario sobre Patentabilidad de Algoritmos y/o Invenciones Implementadas en Ordenador

27 de Septiembre de 2011

10:00 h, Aula de informática 5  
Facultad  
de Matemáticas Universidad de Santiago de Compostela

## Objetivos

Seminario sobre patentes impartido por Javier del Ser Lorente y Sergio Gil-López, de TecNALIA Research and Innovation, en el que se presentará el proceso de patentabilidad de un algoritmo y se expondrán ejemplos de las patentes algorítmicas.

Este seminario se transmitirá mediante conferencia a todas aquellas personas interesadas en asistir.

## Programa

- Breve presentación de TECNALIA
- Propiedad industrial e intelectual
- Patentes: conceptos generales y tipos
- Documento de patentes
- Patentes de software y/o algoritmos
- Ejemplos prácticos de búsqueda de patentes de algoritmos en Spacenet
- Nuestro caso en concreto: experiencia en patentabilidad de algoritmos
- Ruegos y preguntas  
Pulsa para visualizar el video

## Inscripción

La inscripción es gratuita, pero por motivos logísticos es necesario rellenar este formulario.

## Localización

Aula de Informática 5

Facultad de Matemáticas

Universidad de Santiago de Compostela

R/ Lope Gómez de Marzoa, s/n

Ver mapa más grande

#### Más información

Para más información, contacte con:

Daniel Hernández de León

Técnico Computing del Nodo CESGA  
Facultad de Matemáticas Universidade de Santiago  
de Compostela

Campus de Vida, s/n15782 Santiago de Compostela -  
Spain

Tel: (+34) 881 81 33 73

Fax: (+34) 981 59 70 54

E-mail: [daniel.hernandez@usc.es](mailto:daniel.hernandez@usc.es) Guadalupe Parente Morales

Técnico Consulting del Nodo CESGA  
Facultad de Matemáticas Universidade de Santiago  
de Compostela

Campus de Vida, s/n15782 Santiago de Compostela -  
Spain

Tel: (+34) 881 81 33 73

Fax: (+34) 981 59 70 54

E-mail: [gparente@cesga.es](mailto:gparente@cesga.es)